PAT-NO:

JP355050630A

DOCUMENT-IDENTIFIER:

JP 55050630 A

TITLE:

MANUFACTURE OF MESA-TYPE SEMICONDUCTOR DEVICE

PUBN-DATE:

April 12, 1980

INVENTOR-INFORMATION:

NAME

KACHI, MASAO

ASSIGNEE-INFORMATION:

NAME

COUNTRY

NEC HOME ELECTRONICS LTD

N/A

APPL-NO:

JP54108510

APPL-DATE:

August 25, 1979

INT-CL (IPC): H01L021/316, H01L021/78

US-CL-CURRENT: 29/414, 250/492.2 , 438/22 , 438/FOR.150 , 438/FOR.446

ABSTRACT:

PURPOSE: To facilitate scribing by mixing materials, which absorb laser light and do not give adverse effects to the characteristics, into an insulator and illuminating it by the <a>laser light.

CONSTITUTION: An inclined portion B' is formed by etching the periphery of an element A' and an insulator C' made of glass, rubber, and the like is covered on the surface of the inclined portion B', thereby the semiconductor element A' is stabilized. Cr<SB>2</SB>0<SB>3</SB>, Fe<SB>2</SB>0<SB>3</SB>, MnO<SB>2</SB>, and the like, which absorb <u>laser</u> light 1 and do not give bad effects, are mixed into the insulator C', Therefore, the insulator C' is readily melted by the <u>laser</u> light, and the manufacturing efficiency of the mesa-type semiconductor is greatly enhanced. This method can be applied to all the cases where insulators C on the wafers are scribed by the laser light.

COPYRIGHT: (C) 1980, JPO& Japio

(19) 日本国特許庁 (JP)

①特許出願公開

⑩公開特許公報(A)

昭55--50630

①Int. Cl.³ H 01 L 21/316 21/78 識別記号

庁内整理番号 7377-5F 6741-5F 砂公開 昭和55年(1980)4月12日

発明の数 1 審査請求 未請求

(全 6 頁)

匈メサ形半導体装置の製造方法

@特

願 昭54-108510

②出 願 昭49(1974)2月13日 (前実用新案出願日援用)

⑫発 明 者 加地正雄

大阪市北区梅田 2 番地新日本電 気株式会社内

⑪出 願 人 新日本電気株式会社

大阪市北区梅田1丁目8番17号

個代 理 人 弁理士 江原省吾

柳 小 🍵

/ 発明の名称

メサ形単導体装置の製造方法

2. 特許請求の範囲

(1) メサエッチング部分にレーザ光線 を吸収 し、かつ半導体装置に悪影響を与えない物質を 混入した絶縁体でペッシペーションを施し、こ の絶縁体にレーザ光線を照射してスクテイブし たことを特徴とするメサ形半導体装置の製造方

1967) Season

3. 発明の静細な説明

この発明はメサ形半等体素子を一括して形成したウェハーをレーザ光銀でスクライブする場合に、ウェハーのスクライブ加工部を改良することにより、レーザ光線によるウェハーの裕断を容易に且つ良好に行えるようにするものである。

一般に、メサ形半導体素子は、第 / 図に示す如く、その素子の周側の P m 合部をメサエフチング時により解決して、素子(4) の転前回の形

(1)

状をメサ形(台形)としているが、半導体素子(A)の開催のP T 結合部に傾斜部(B)を設けてメサ形とすることは、数子(A)の逆射圧を向上せんとする為である。

この様な観点から、メサ形半導体の中のある 権のものは、案子(A)の逆耐圧を更に向上させる 為に、ペッシペーション(安定化)と 称してメ サエフチンダ除去した上記傾斜部(B)をガラスや ゴム等の納線体(0)でコーティングしたりしてい

ところで、/ਿ留の半事体案子を得るには、/ 枚の路盤に多数の案子を一括して形成し、この 形成してできた/枚のウェハーをスクライブし これを割つて/個ずつの紫子に分割することを 行うが、上配パンヤペーションを施したメサ形 半渉体案子(A)のウェハーをスクライブする時は 、館した上配傾斜部(A)の数下端部をダイヤモンド (D)で軽振したり、乾はレーザ光級(E)で形断した りしてスクライブする。

(2)

特開昭55-50630(2)

この発明は、上記従来の欠点に能み、従来的 軽であったレーザ光線によるガラス又はゴム窓 の結縁体の海筋を可能として、上記起転体をコ ーテイングしたメサ形半導体のウェハーのスク ライブ性を向上せんとするものである。

以下、本発明を図面に示す実施例に基づいて 説明して行くが、メサ形半導体には、P形のシ リコンをコレクタとしたものと、M形のシリコ

(4)

一方、レーザ光毅(のでスクライブする場合は、ゴム又はガラス等で構成する絶縁体(の)がレーザ光毅(のを遊遊させるので、絶転体(の)下のコレクタ 領域側は溶断するが絶談体(の)は直接には溶明しないという両端を生じさせる。

(5)

ンモコレクタとしたものとがあり、いずれもその構成は同じであるので、ここでは、N形のシリコンモコレクタとする場合について突能例を説明して行く。

部2図に於て、(1)は当形シリコンの移片であ つて、半海体数子Wのコレクタ領域を構成して いる。(2)は上記 18 形シリコン(1)の形片の片面全 近にp形不剋物(ガリウムあるいは硼素など) を拡散してP形層となしたもので、半導体数子 Wのペース領域を構成するものである。(3)は上 記P杉暦(2)の一部にB形不純物(リンなど)を 遊択拡散して形成したN形層で、半導体素子W のエミツタ領域を称成するものである。(4)(5)は 前記ペース領域(2)およびエミッタ領域(3)の表面 にアルミニウムを真空荒磨して加熱後、ホトエ ッチングにより不所国部分を除去して形成した ペース包獲およびエミフタ電極である。(6)はコ レクタ領域(1)にメンキ等により形成されたコレ クタな種である。なお、T形コレクタ領域(1)は ■形不純物を拡散して a⁺ 形層を形成し、半端

体素子(A)が MPMM⁺ 構設を有するように構成することが設ましい。(B)はエッチングにより、案子(A) 周囲の部分を除去してできた似斜部であり、この傾斜部(B) の表面にはガラス又はゴム等の結 総体(G) がコーティングされて、素子(A) の安定化 を図つている。

更に上記絶縁体(0)にはレーザ光線(0)を吸収しかつ特性に悪影響を与えない物質、例えば、 $0_{r2}0_3$, 0_00 , 0_{u0} , $P_{e2}0_3$, $M_{n0}0_2$ などが混入されている。

次に、この絶験体(の)にレーザ光線(d)を照射してスクライブする。ここで、従来の選光性のある絶縁体(の)に於ては、レーザ光線(d)でのスクライブは、絶縁体(の)がレーザ光線(d)で浴断しない為に由態であつたが、上記の如く、絶縁体(o)にレーザ光線(d)を敗収する物質を記入すると、レーザ光線(d)による絶縁体(o)の治断を可能にし、レーザによるスクライブを極めて容易にするのである。

上班印刷(、本细明は、触転体(0)にレッザ光 (6)

(5)

額(のを吸収する物質を混入するだけで、レーザ 光線(d)によるパッシベーションを施したメサ形 半導体のウェハーのスクライブを可能にするの で、上記メサ形半導体の製造効率を向上し、且 つ、工数の低減を図ることができる。

ダ. 図面の簡単な説明

第ノ国は従来のメサ形半遊体案子ウェハーの 縦断面凶を示しており、(a)はダイヤモンドでス クライブする場合の顔様図、(0)はレーザ光線で スクライブする場合の顔根因を示す。第2凶は 本発明に係るメサ形半導体業子ウエハーをレー ザ光餅でスクライブする場合の統断面図を示す

サエフチンダ部)、(d) · · 柏緑体、(d) · · レー

(7)

手 続 補 正 書

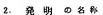
昭和 5 月 18 日

特許庁長官殿

(特許庁審査官

1. 事件の要示

昭和54年8月25日付提出の特許願



メサ形半導体装置の製造方法

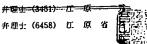
3. 新止をする者

事件との関係 特 許 1丁目8書17号 大阪市北区梅田 2 亜 地 住居表示実施による (193) 新日本龍気株式会社 代表取締役 肥後 一郎

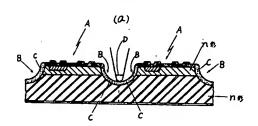
〒550 大阪市西区江戸組1丁目15番26号

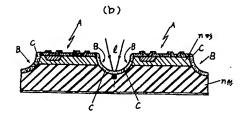
大阪商工ビル 7 階

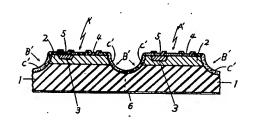
并歷士 (6458) 江 原 省











5. 補正命令の日付

6 補正の対象

- 顧書の発明の名称の欄
- 顧書の原実用新案登録出願の表示の概
- (3) 順番の特許出願人の欄
- (4) 明細曾全文
- (5) 図面全図

7 補正の内容

- (1) 順書の発明の名称の欄の「メサル半導 タイソウチ セイソウホウホウ パントクタイソウチ セイ体装置の製造方法」を|半導体装置の製 ソウホウホウ 造方法」と訂正する。
- (2) 顧書の原実用新案登録出願の表示の概 の「実願昭 49-17905 号」を「昭和 4 9 年 與用新案登録順第 17905 号 (昭和 4 9 年 2月13日)」と訂正する。

訂正明細書

(1) 半導体ウェハーにレーザ光額を吸収し、かつ半

(学)体でパッシベーションを施し、この絶縁体にレー

が サ光線を照射してスクライプ<u>する</u>ことを特徴とす

導体装置に悪影響を与えない物質を混入した絶縁

(3) 顧舊の特許出版(の個の | 代表者 牧野又三郎」を「代表者 肥後一郎」と訂正する。

- (4) 明細書全文を別添訂正明細書のとおり補正する。
- (5) 図面第1図および第2図を別添訂正図面のとおり補正する。

B添付数類の目録

· (1) 訂正 · (1

(2) 訂正明細書 1. 1.

(3) 訂正図面 1 過

(%) 出願審查請求審 1通

発明の詳細な説明

発明の名称

特許請求の範囲

半導体装置の製造方法・

る半導体装置の製造方法。

この発明に多数の半導体素子を一括して形成した半導体ウェハーをレーザ光線でスクライブする場合に、ウェハーのスクライブ加工部を改良する ことにより、レーザ光線によるウェハーの冷断を 容易に且つ良好に行えるようにするものである。

一般に、メサ形半導体業子は、第1図に示す如く、その業子(A)周側のP B 接合部をメサェッチン

. .

- 3 -

グ等により除去して、素子(A)の絞断面の形状をメサ形(台形)としているが、半導体業子(A)の周側の P N 経合部に傾斜部(B)を 設けてメサ形とする C とは、紫子(A)の逆耐圧を向上せんとする為である。この様な観点から、メサ形半導体の中のある種

のものは、素子(A)の逆射圧を更に向上させる為に、パッシベーション(安定化)と称してメサェッチングで形成した上記傾斜部(B)をガラスやゴム等の 絶縁体(c) でコーティングしたりしている。

ところで、半導体案子を得るには、1枚の半導体なって、半導体案子を得るには、1枚の半導体なっての半導体案子を予してある。
この半導体の中でのでは、1枚の半導体なった。
この半導体のでは、1枚の半導体なった。
この半導体を一括してののでは、1位になった。
との半導体を子を子をのがなった。
この半導体を子を行うが、上記が、カーションを施して、カーションををはいる。
第1図(a)に示す如く、パンシャー・シャーが表に、10回のででは、10回には、10回には、10

もつとも、近年に於ては、レーザ光線(10による

一方、レーザ光線 (A でスクライブする場合は、ゴム又はガラス等で構成する絶縁体(のがレーザ光線 (A)を透過させるので、絶縁体(0)下のコレクタ領域(A)は溶断するが絶縁体(0)は直接には溶断しないという問題を生じさせる。

即ち、趙緑体(O)が薄い場合には、コレクタ領域(M)の溶断に伴う熱伝導で趙駿体(O)も溶験して行き、

- 3 -

- z **-**

特別昭55-50630(5)

スクライブの清を刻設することができるが、絶縁体(のが厚い場合には、コレクタ領域例の溶断による無伝導だけでは絶縁体(のは溶散しない。しかるに絶縁体(のを薄くすることはパンシベーションが不十分となり易いので、厚くする必要がある。この為、メサエンチング部に厚い絶縁体(のを有する各半導体案子(A)を分割する時には、絶縁体(のは切れ難くなると同時に、無理に割ると不規則に分断されてしまつて、外見上を觑くし案子の特性を劣化させる。

この発明は、上紀従来の欠点に離み、従来困難であつたレーザ光線によるガラス又はゴム等の絶縁体の溶断を可能として、上紀絶縁体をコーティングした半導体ウェハーのスクライブ性を向上せんとするものである。

以下、本発明を図面に示す実施例に基づいて説明して行くが、メサ形半導体には、『形のシリコンをコレクタとしたものと、『形のシリコンをコレクタとしたものとがあり、いずれも基本的には同じであるので、ここでは、『形のシリコンをコ

レクタとする場合について実施例を説明して行く。 第2図に於て、(1)はN形シリコンの薄片であつ て、半導体素子Wのコレクタ領域を構成している。 (2)は上記 N 形シリコン(1)の薄片の片面全面に P 形 不純物(ガリウムあるいは砌案など)を拡散して P形層となしたもので、半導体素子Wのペース領 城を構成するものである。(3)は上記P形層(2)の一 部にN形不純物(リンなど)を選択拡散して形成 』したN形暦で、半導体素子(AYのエミツタ領域を樹 別成するものである。(4)(5)は前記ペース領域(2)およ 夏びェミッタ領域のの表面にアルミニウムを真空熬 製着して加熱後、ホトエッチングにより不所望部分 を除去して形成したベース電視およびエミツタ低 伍である。(6)はコレクタ領域(1)にメッキ等により 形成されたコレクタ電極である。なお、N形コレ クタ質域(1) に N 形不純物を拡散してN⁺形層を形成 し、半導体案子Wが NPNN+構造を有するように構 成することが望ましい。(B)はエッチングにより、 素子(AV周側の部分を除去してできた傾斜部であり、 との傾斜系(BYの表面にはガラス又はゴム等の納経

体(O)がコーティングされて、素子(A)の安定化を図っている。

更に上記約録体(07にはレーザ光線(02を吸収しかつ特性に思影響を与えない物質、例えば、0₁₂0₃。 C₀0,0₁0,F_{e2}0₃。M_n0₂などが混入されている。

次に、この絶縁体(CYにレーザ光線(Aを照射してスクライブする。ここで、従来の透光性のある絶縁体(のに於ては、レーザ光線(A)でのスクライブは、絶縁体(0)がレーザ光線(A)で溶断しない為に困難であつたが、上紀の如く、絶縁体(0)にレーザ光線(A)による吸収する物質を混入すると、レーザによるスクライブを復めて容易にするのである。

上述の如く、本発明は、絶縁体(の)にレーザ光線(d)を吸収する物質を混入するだけで、バッシペーションを施したメサ形半導体ウェハ・のレーザ光線(d)によるスクライブを可能にするので、上記メサ形半導体の製造効率を向上し、且つ、工数の低減を図ることができる。

尚、本発明はメサ形半導体のみならず、少なく

とも半導体ウェハーに絶縁体(0) でパッシベーションを施し、この絶縁体(0)をレーザ光線(A) でスクライブするものにはすべて適用できる。

図面の簡単な説明

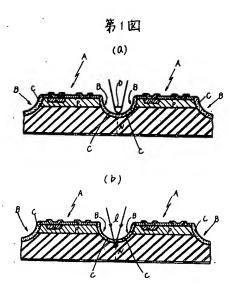
高 (AY…… メサ形半導体案子、

(BY…… 傾斜部(メサエツチング部)、

(1) …… レーザ光線。

特許出顧人 新日本電気株式会社 代理人 江 原 省 割

- 1 -



第2囚

